



Курс: Полупроводникови интегрални схеми – технология и проектиране

Курсът е предназначен за всички студенти по електронна техника, физика, телекомуникации, изчислителна техника, електроинженерство, любители на електрониката.

Място: Лаборатория ECAD, зала 1113, ТУ-София

Курсът ще се проведе от 25.02 до 25.03.

Часовият график ще бъде синхронизиран с учебната програма на студентите.

Курсът ще бъде открит на 25.02. от 11:00 в залата на Библиотечно-информационния център на ТУ-София с уводни лекции на:

Д-р, Манфред Хорстман, вицепрезидент технологично развитие, GLOBALFOUNDRIES

Проф. Марин Христов, ръководител ECAD лаборатория на ТУ-София; директор СНИРД към София Тех Парк

Записване: Лаб. ECAD (ТУ-София, зала 1113) или e-mail до mhristov@ecad.tu-sofia.bg

Крайна дата за записване: 24.02.2020

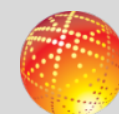
Курсът включва:

- устройство, принцип на действие, топология на MOSFET транзистор, RFCMOS технология;
- запознаване и практическа работа със система за проектиране на интегрални схеми Cadence IC;
- индивидуален проект, включващ проектиране на базова електронна схема (напр. усилвател, генератор, токово огледало или др.).

Обучението е на български език.

Курсът е безплатен за студенти. Студентите, успешно преминали курса, ще получат официален сертификат от ТУ-София и ще имат възможност да се включат в стажантската програма или да започнат работа в отдела на GLOBALFOUNDRIES в България.

Organised by:



GLOBALFOUNDRIES®